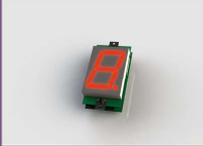


# BCD 平行入力 7 セグメント表示器

HBK-S056 シリーズ



HBK-S075 シリーズ



HBK-S098 シリーズ



HBK-S098CX (24V) シリーズ



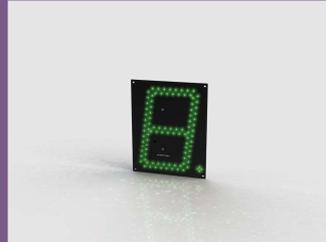
HBK-S120 シリーズ



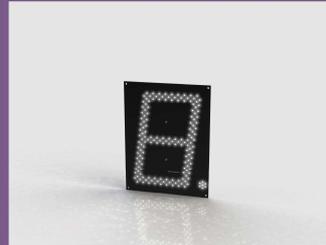
HBK-S120FX (24V) シリーズ



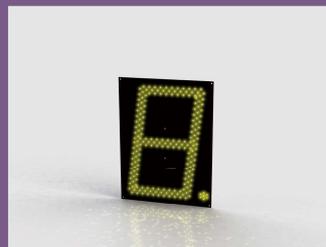
HBK-S160CH シリーズ



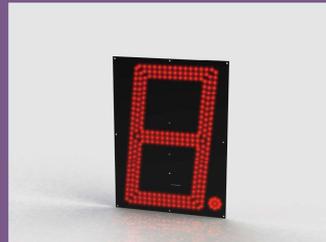
HBK-S200CH シリーズ



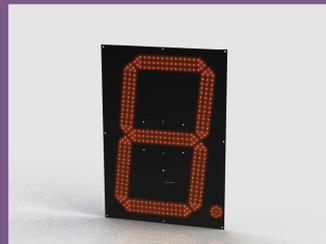
HBK-S300CH シリーズ



HBK-S360CH シリーズ



HBK-S400CH シリーズ



## 特長及び製品説明

1. BCD コードにより、0～9・A～F の表示が可能です。
2. LE 端子により、ラッチ有無の切り替えができます。
3. BI、RBI 端子により、セグメント表示を消灯できます。
4. LT 端子により、全点灯できます。
5. P/N 端子により、シンク回路において BCD コード及び DP 入力信号の正負論理を切り替えることができます。
6. ゼロサプレース機能により、上位桁の 0 を消すことができます。

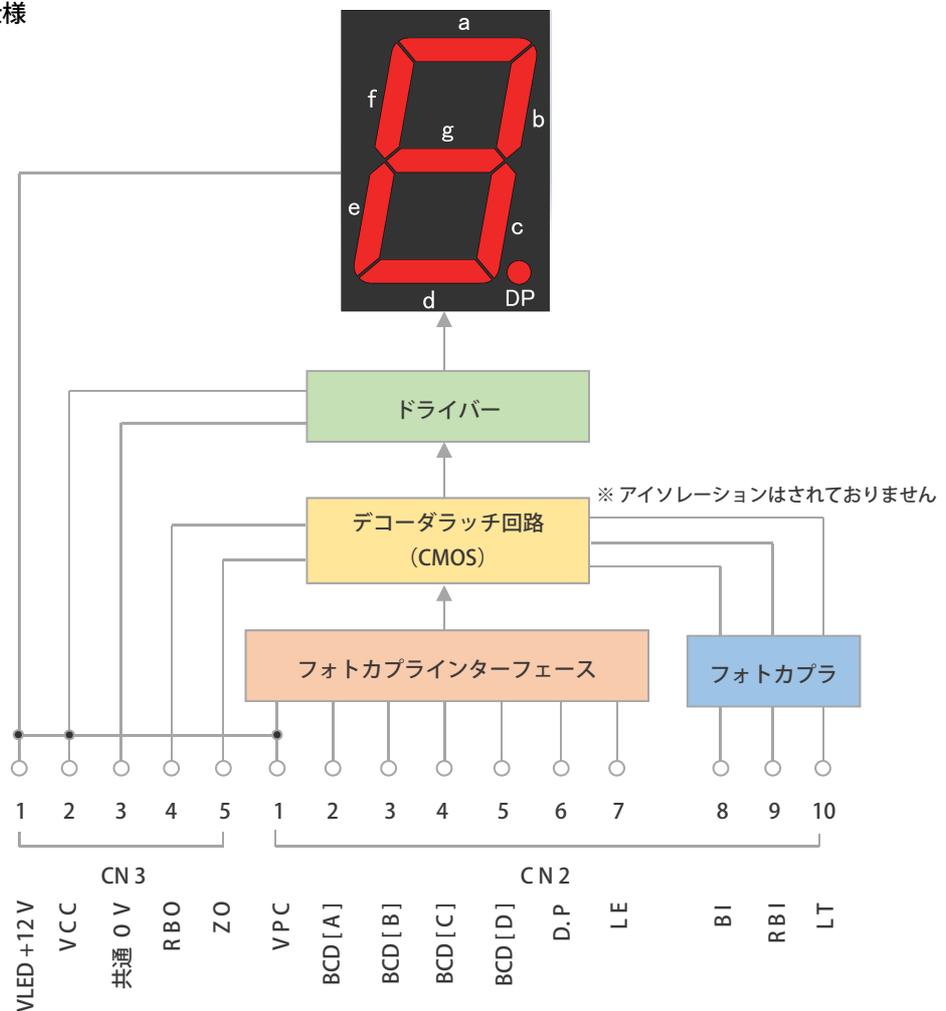
## ご使用上の注意

表示器の前面にスモーク板等を取り付ける場合、1mm程度離してください。  
スモーク板の収縮で表示器の拡散シートがずれる場合があります。

- BCD 平行入力 7セグメント < 特長 >
- 1, BCDコードにより、0~9・A~Fの表示が可能です。
  - 2, LE端子により、ラッチ有無の切り替えができます。
  - 3, BI、RBI端子によりセグメント表示を消灯できます。
  - 4, LT端子により、全点灯できます（負論理のみ）
  - 5, P/N端子により、シンク回路においてBCDコード及びDP入力信号の正負論理を切り替える事ができます。
- BCDドライバー基板のJP 5, 6のソケットを2箇所ともP側に挿入すれば正論理に、N側に挿入すれば負論理になります。
- 6, ゼロサプレス機能により、上位桁の"0"を消す事ができます。

## 【1】12V単一電源仕様

&lt; ブロック図 &gt;



&lt; オープンコレクター出力用DC+12V単一仕様 &gt;

- ドライバー内部で信号入力回路はプルアップされています。
- 電源を加えると端子電圧は12Vになります。

端子番号	信号名
C N 3	1 VLED
	2 VCC
	3 0V (GND)
	4 RBO※
	5 ZO ※
C N 2	1 VPC
	2 BCD [A]
	3 BCD [B]
	4 BCD [C]
	5 BCD [D]
	6 D.P
	7 LE
	8 BI ※
	9 RBI ※
	10 LT ※

標準DC12V単一仕様はVLED、VCC、VPCは内部にて接続されておりますので、VLEDにDC+12Vを加えて下さい。

※・・・・・・ 使用しない場合はオープンで結構です。

LE・・・・・・ 使用しない場合はGND (“L”) 状態にしてください。

D.P・・・・・・ 使用しない場合は

〈正論理〉 GND (“L”) 状態にしてください。

〈負論理〉 オープンで結構です。

#### 〈真理値表〉

入 力							出力
LT	BT RBI	LE	D	C	B	A	
L	H	X	X	X	X	X	8
X	L	X	X	X	X	X	消灯
H	H	L	L(H)	L(H)	L(H)	L(H)	0
H	H	L	L(H)	L(H)	L(H)	H(L)	1
H	H	L	L(H)	L(H)	H(L)	L(H)	2
H	H	L	L(H)	L(H)	H(L)	H(L)	3
H	H	L	L(H)	H(L)	L(H)	L(H)	4
H	H	L	L(H)	H(L)	H(L)	L(H)	5
H	H	L	L(H)	H(L)	H(L)	H(L)	6
H	H	L	L(H)	H(L)	H(L)	H(L)	7
H	H	L	H(L)	L(H)	L(H)	L(H)	8
H	H	L	H(L)	L(H)	L(H)	H(L)	9
H	H	L	H(L)	L(H)	H(L)	L(H)	A
H	H	L	H(L)	L(H)	H(L)	H(L)	b
H	H	L	H(L)	H(L)	L(H)	L(H)	c
H	H	L	H(L)	H(L)	L(H)	H(L)	d
H	H	L	H(L)	H(L)	H(L)	L(H)	e
H	H	L	H(L)	H(L)	H(L)	H(L)	F

#### 〈端子機能〉

- ◆ LT : Lにすると、小数点を除く全セグメントが点灯します。(負論理の時、入力がゼロの時)
- ◆ BI、RBI : Lにすると、小数点を除く全セグメントが消灯します。
- ◆ LE : Lにすると、ラッチを行いません。(他のデータを入力可能)
- ◆ D.P : Hにすると、点灯します。(負論理の時は、L)
- ◆ RBO、RBI : リーディングゼロサプレッション機能  
下図を御参照下さい。

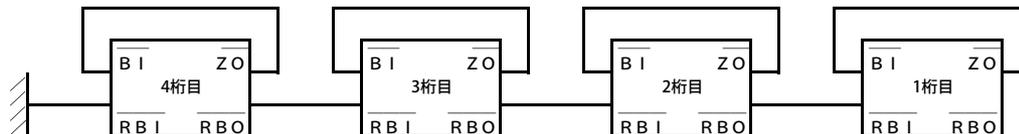
**正論理タイプ** : BCDコード全て“L”で0が表示されます。D.Pは“H”にすると点灯します。

**負論理タイプ** : BCDコード全て“H”で0が表示されます。D.Pは“L”にすると点灯します。

#### 〈オープンコレクタ〉

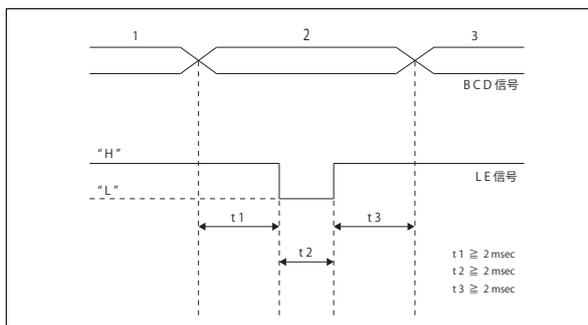
- H : オープン
- L : GND
- X : H又はL

#### 〈4桁接続例〉



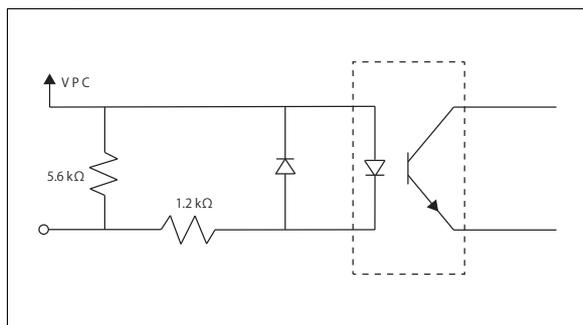
最下位桁0点灯の場合、1桁目BI、ZO間はオープンになります。

タイムチャート



データ（1. 2. 4. 8）を確定に4msec後にラッチ（LE）をかける（High）  
ラッチ（LE）をかけて2msec以上経過した後にデータは変更しても良い

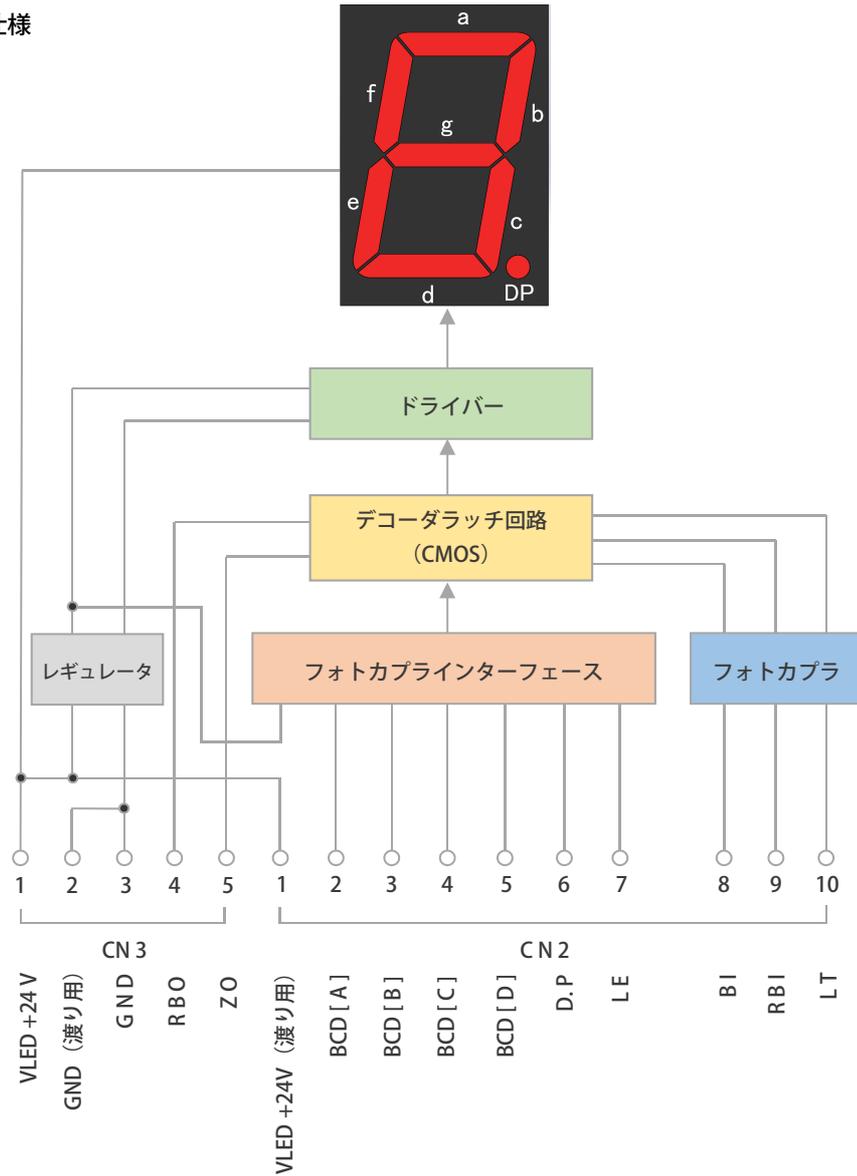
フォトカプラインターフェース 等価回路



HBK-S□□□□12ANO  
24V用は三端子レギュレータで12Vに変圧しています。

## 【2】 24V単一電源仕様

&lt;ブロック図&gt;



	端子番号	信号名
CN 3	1	+24V (VLED)
	2	0V (GND) 渡り用
	3	0V (GND)
	4	RBO
	5	ZO
CN 2	1	+24V (VLED) 渡り用
	2	BCD [A]
	3	BCD [B]
	4	BCD [C]
	5	BCD [D]
	6	D.P
	7	LE
	8	BI
	9	RBI
	10	LT

■ その他の仕様は単一12V用に準ずる。